

# SRC F42

## 24 BIT SAMPLE RATE CONVERTER

# BEDIENUNGSANLEITUNG USER´S MANUAL

Date I/02

### Inhalt / Content

### Seite / Page

Bedienungsanleitung	2
User´s Manual	5
Technical Specifications	8
Pro / Con Bit-Settings	9
Schaltpläne	10
Schematics	10
Lage der Bauelemente	13
Component Layout	13
Konformitätserklärung	15
Conformity Statement	15



**LAKE PEOPLE** *electronic GmbH*

*development and  
manufacturing of  
audio electronic*

*Turmstraße 7a  
78467 KONSTANZ  
GERMANY*

*Tel. +49 (0) 75 31 73678  
Fax +49 (0) 75 31 74998  
[www.lake-people.de](http://www.lake-people.de)*

## ALLGEMEINES

Der LAKE PEOPLE SRC F42 besteht aus einer Sync-Einheit und ein oder zwei asynchronen Sample-Rate-Convertern (SRC) höchster Qualität.

Er konvertiert ein digitales Audiosignal relativ zu einem eigenen oder externen Takt im Verhältnis 1:3 bis 3:1. Die Taktrate kann zwischen 28 kHz und 108 kHz liegen.

Im Gerät kommt der eigens für diesen Zweck entwickelte DSP CS-8420 von Crystal zum Einsatz.

Die Wortbreite am Eingang darf bis 24 Bit betragen, das Ausgangs-Signal ist 24 Bit lang.

Der SRC F42 ist in einem Bereich von +/- 10 % um eine Standardfrequenz (44.1/48/96 kHz) varispeedfähig !!

Der Audiofrequenzgang des digitalen Signals wird beim Downsamplen automatisch an die jeweilige Ausgangs-Taktrate angepasst.

Die Sync-Einheit verfügt über einen WCLK- und einen AES/EBU-Sync Eingang. Weiter sind standardmässig Oszillatoren für 44.1 und 48 kHz Sample-Rate schaltbar. Auf Wunsch kann ein 96 kHz Oszillator eingebaut werden.

Eine SRC-Einheit verfügt über jeweils drei digitale Eingänge: symmetrisch, koaxial und optisch. Die digitalen Formate AES/EBU und S/P-DIF (Professional/Consumer) können verarbeitet werden.

Die Eingänge werden mit einem Schalter auf der Front ausgewählt.

Jede SRC-Einheit besitzt drei digitale Ausgänge: symmetrisch, koaxial und optisch. An allen Ausgängen liegt das gleiche Digitalformat. Es kann von Professional auf Consumer umgeschaltet werden.

## DAS GEHÄUSE

Das geerdete Gehäuse besteht aus 3mm starkem Aluminium- und 1.25 mm starkem Stahlblech. Dadurch wird eine hohe mechanische Stabilität und Widerstandsfähigkeit gegen raue Betriebsbedingungen erreicht.

Die interne Signalmasse ist mit dem geerdeten Gehäuse verbunden.

## DIE STROMVERSORGUNG

Die Stromversorgung erfolgt über eine eingebaute IEC-CEE Kaltgerätedose mit einem integrierten, von außen zugänglichen Sicherungshalter.

Der Netzschalter befindet sich auf der Frontseite.

Der eingeschaltete Zustand wird durch eine LED neben dem Netzschalter angezeigt. Ein reichlich dimensioniertes Netzteil sorgt für die interne Betriebsspannung.

## EINSCHALTEN

Die immer nach dem Einschalten ablaufende Initialisierungsphase dauert ca. zwei Sekunden. Die Ausgänge sind dabei stummgeschaltet und die "ERROR"-LED leuchtet.

## DIE SYNC-EINHEIT

Durch die Sync-Einheit werden die benötigten Haupt- und Hilfsstakte zum Betrieb des SRC's gebildet. Die Taktquelle kann dabei intern oder extern sein.

## DIE SYNC-EINGÄNGE

Die Sync-Eingänge befinden sich auf der Rückseite des Gerätes und sind entsprechend bezeichnet. Sie akzeptieren an den jeweiligen Anschlüssen AES/EBU (Leer)-worte und Wordclock Signale.

Der AES/EBU Eingang ist als XLR-Verbinder ausgeführt und entspricht AES 3-1992, trafo-symmetrisch, Eingangsimpedanz 110 Ohm.

Der koaxiale Wordclock-Eingang ist als BNC Buchse ausgeführt. Die Eingangsimpedanz lässt sich intern auf 75 Ohm oder 10 kOhm einstellen. Ab Werk ist die Impedanz auf 75 Ohm eingestellt.

## DIE WAHL DER SYNC-QUELLE

Der Schalter zum Anwählen der Sync-Quelle befindet sich auf der Front und hat drei Stellungen:

- "AES" zur Aktivierung des AES/EBU-Sync Eingangs - die zugehörige gelbe LED leuchtet.
- "INT"ern zur Auswahl der internen Sample-Frequenzen.
- "WCLK" zur Aktivierung des externen WCLK-Sync-Eingangs - die zugehörige gelbe LED leuchtet.

Wenn "INT" ausgewählt wurde, kann über den nächsten Schalter eine der standardmässigen internen Sample-Frequenzen 44,1 oder 48 kHz (optional 96 kHz) bestimmt werden.

Eine gültige Sample-Frequenz der aktivierten Sync-Quelle wird über das Verlöschen der roten "ERROR" LED und das Leuchten der grünen "LOCK" LED angezeigt.

Die Sample-Rate der aktivierten Sync-Quelle wird zusätzlich über drei gelbe LEDs für "96, 88,2, 48, 44,1 und 32 kHz" angezeigt, sofern die gemessene Sample-Rate sich in einem Fenster +/- 200 Hz um den angezeigten Wert befindet. Frequenzen ausserhalb der Fenster, jedoch innerhalb des gültigen Bereichs von 28 ... 108 kHz werden nur über die grüne "LOCK" LED angezeigt.

Eine fehlerhafte Sample-Frequenz oder Datenfehler der ausgewählten Sync-Quelle werden durch die rote "ERROR" LED angezeigt. Gleichzeitig wird eine Stummschaltung des SRC ausgelöst.

Die Gründe sind im allgemeinen:

- Zu schwaches Eingangssignal am gewählten Sync-Eingang.
- Ungültige Daten am gewählten Sync-Eingang.
- Kein Sync-Signal.
- Sample-Rate ausserhalb des erlaubten Bereichs von ca. 28 - 56 kHz am WCLK Eingang bzw. 28 ... 108 kHz am AES-Sync Eingang.

## DER FORMAT-SCHALTER

Der "Format" Schalter beeinflusst das digitale Ausgangswort des (der) SRC(s):

- Der Professional-Mode ist eingestellt, wenn die gelbe "PRO" LED leuchtet: Das Format des digitalen Ausgangswortes wird unabhängig vom Eingangswort auf den Professional-Mode gesetzt.
- Der Consumer-Mode ist eingestellt, wenn die "PRO" LED nicht leuchtet: Das Format des digitalen Ausgangswortes wird unabhängig vom Eingangswort auf den Consumer-Mode gesetzt.

## DER MUTE- SCHALTER

Mit dem "MUTE"-Schalter kann eine Stummschaltung des SRC's ausgelöst werden.

Die Aktivierung des Mute wird über die rote "(Mute) ON" LED angezeigt.

## DER SAMPLE-RATE-CONVERTER

HINWEIS:

Der SRC F42 kann zwei SRC-Einheiten aufnehmen. Die getätigten Einstellungen an der Sync-Einheit gelten immer für beide SRC's.

Wenn zwei SRC-Einheiten eingebaut sein sollten, sind die digitalen Ausgänge beider Einheiten Phasensynchron zueinander. Zum aktiven externen Sync-Eingang ergibt sich ein zufälliger, nach dem Einlocken jedoch fester Versatz!

## DIE DIGITALEN EINGÄNGE

Drei digitale Eingänge befinden sich auf der Rückseite des Gerätes. Sie akzeptieren digitale Daten im Professional- und Consumerformat.

- Der symmetrische Eingang ist als XLR-Verbinde ausgeführt und entspricht AES 3-1992, trafosymmetrisch, Eingangsimpedanz 110 Ohm.
- Der coaxiale Eingang ist als Cinch-Buchse ausgeführt. Er entspricht IEC 958, unsymmetrisch, Eingangsimpedanz 75 Ohm.

- Der optische Eingang ist als TOS-LINK ausgeführt und entspricht EIAJ RC-5720.

## DIE EINGANGSWAHL

Mit dem "INPUT SELECT"-Schalter auf der Front kann zwischen den drei Eingängen ausgewählt werden. Der symmetrische- und der optische Eingang besitzen jeweils eine gelbe LED zur Rückmeldung.

Ein aktives Eingangssignal wird über die grüne "ACTIVE" LED angezeigt.

Sollte im digitalen Eingangssignal das Emphasis-Flag gesetzt sein, so leuchtet die gelbe "EMPH" LED.

## DIE FUNKTION

Die korrekte Verarbeitung des digitalen Eingangssignals wird über die LED's "INPUT ERROR", "LOCK" und "SYNC-ERROR" angezeigt.

- Ein fehlerhaftes Eingangssignal wird über die rote LED "INPUT ERROR" angezeigt. Die Ausgänge werden stummgeschaltet.
- Ein fehlerhaftes Sync-Signal aus der Sync-Einheit wird über die rote LED "SYNC ERROR" angezeigt. Die Ausgänge werden stummgeschaltet.
- Die korrekte Funktion des SRC wird über die grüne LED "LOCK" angezeigt.

## DIE DIGITALEN AUSGÄNGE

Der SRC F42 stellt je einen symmetrischen, koaxialen und optischen Ausgang pro SRC Einheit zur Verfügung. Das Datenwort (Professional- oder Consumerformat) ist an allen Ausgängen gleich, unabhängig von der Norm oder Bauweise der Anschlüsse.

Die Ausgänge befinden sich auf der Rückseite des Gehäuses und sind entsprechend bezeichnet.

- Der symmetrische Ausgang ist als XLR-Verbinder ausgeführt und entspricht AES 3-

1992, trafosymmetrisch, Ausgangsimpedanz 110 Ohm.

- Der koaxiale Ausgang ist als Cinch-Buchse ausgeführt. Er entspricht IEC 958, unsymmetrisch, Ausgangsimpedanz 75 Ohm.
- Der optische Ausgang ist als TOS-LINK ausgeführt und entspricht EIAJ RC-5720.

## DAS DIGITALE AUSGANGSFORMAT

Das digitale Ausgangsformat (Professional- oder Consumer) ist über den "Format" Schalter an der Sync-Einheit einstellbar.

### HINWEIS:

Im Consumer-Mode wird das SCMS wie folgt eingetragen:

- Byte 0, Bit 2 = 1 = copy permitted / copyright not asserted.
- Byte 1, Bit 7 = 0 = original / pre-recorded data.

## GENERAL INFORMATION

The LAKE PEOPLE SRC F42 consists of a sync unit and one or two asynchronous sample-rate converters of highest quality.

It converts a digital audio signal relative to his own or an external clock with a ratio from 1:3 to 3:1, whereas the actual sample rate may stretch from 28 to 108 kHz.

The unit contains a DSP CS-8420 chip from Crystal, specially developed for this purpose.

The word length at the input may equal up to 24 bits, while output word length is 24 bits.

The SRC F42 is varispeed compatible in a range of +/- 10% around a standard frequency (44.1, 48, 96 kHz).

During sampling down, the audio frequency range of the incoming digital signal is automatically adapted to the output sample-rate selected.

The sync unit offers external WCLK- and AES/EBU inputs, also internal oscillators for 44,1 and 48 kHz sample rate are selectable. A 96 kHz oscillator is available on request.

A SRC unit offers three digital inputs each: balanced, coaxial and optical. Digital input formats are AES/EBU and S/P-DIF (consumer and professional format).

The desired input is activated with a switch on the frontpanel.

Each SRC unit contains three digital outputs: balanced, coaxial and optical. All outputs contain the same digital format. It may be set to professional- or consumer mode.

## THE CASE

The grounded case is made of 3 mm aluminium and 1.25 mm steel sheet, thus providing high mechanical stability and ruggedness even under tough handling circumstances.

The internal signal ground is wired to the case.

## POWER SUPPLY

Mains voltage is connected via an IEC-CEE socket with integrated fuse holder, easily accessible from the outside.

The power switch is located on the front panel.

Active status is indicated by an LED next to the power switch. A generously dimensioned power supply delivers the internal supply voltages.

## POWER-UP

When turned on the unit runs a two-second boot routine. During this period the outputs are muted and the "ERROR" LED is lit.

## THE SYNC UNIT

With the sync-unit the required main- and sub-clocks to operate the SRC's are made.

The clock may be derived from the internal oscillators or an external clock source.

## THE SYNC INPUTS

The sync inputs are located on the rearpanel and marked according to their function. They accept AES/EBU (sync) - signals or wordclock signals.

According to AES 3/11 -1992, the AES/EBU input is equipped with an XLR socket, transformer balanced at 110 ohms impedance.

The coaxial WCKL-Input is equipped with a BNC socket, unbalanced. The impedance may be switched from 75 ohms to 10 kohms internally.

Ex works 75 ohms impedance is selected.

## SELECTING THE SYNC SOURCE

The switch for selecting the sync source is located on the frontpanel and has three positions:

- "AES" with a yellow LED to activate the AES/EBU sync input.

- "INT"ern to activate one of two internal oszillators.
- "WCLK" with a yellow LED to activate the WCLK sync input.

When "INT" is selected, one of two internal oszillators with 44.1 or 48 kHz sample rate may be choosen as a standard. As an option, a third oszillator with 96 kHz is available.

A valid sample frequency of the activated sync source is indicated by the green "LOCK" LED on the front panel.

Additionally, the sample frequency of the activated sync source is displayed by three yellow LED's for "96, 88.2, 48, 44.1 or 32 kHz", when the detected frequency lies within a 200 Hz vicinity around the corresponding value. Signals outside these ranges but still within 28 ... 108 kHz are only displayed by the "LOCK" LED.

Faulty sample frequencies or unvalid data on the external sync inputs are displayed by the red "ERROR" LED. When lit, the SRCs are muted.

The Error reasons are generally:

- Too weak input signal on the selected sync input.
- Unvalid data on the on the selected sync input.
- No external sync signal.
- Sample rate outside the range from 28 ...56 kHz present at the WCLK input or 28 ... 108 kHz present at the AES-sync input.

## THE FORMAT SWITCH

The "FORMAT" switch alters the digital output word of the SRC (s):

- The professional mode is selected when the yellow "PRO" LED is lit: The format of the digital output word is set to professional mode, independently of the input word.
- the consumer mode is selected when the yellow "PRO" LED is not lit: The format of the digital output word is set to consumer mode, independently of the input word.

## THE MUTE SWITCH

with the "MUTE" switch a mute of the SRC (s) is forced. An active Mute is displayed by the red "(Mute) ON" LED.

## THE SAMPLE RATE CONVERTER

HINT:

The SRC F42 is intendend to bear up to two SRC-units. All settings of the Sync-unit are valid for both SRC units.

Wenn two SRC units are inside the case, the outputs of both units are synchronous to each other. Corresponding to an activated external sync input, there will be a incidental mismatch in phase. It will keep stable after locking.

## THE DIGITAL INPUTS

Three digital audio inputs are situated on the rear panel. Professional- and consumer data are accepted.

- The balanced input is equipped with an XLR-type socket, transformer balanced with 110 ohms impedance and meets the AES standard 3-1992.
- The coaxial input is equipped with a Cinch connector, unbalanced at 75 ohms, according to IEC 958.
- The optical input is equipped with a TOS-LINK, according to EIAJ RC-5720.

## INPUT SELECTION

A three-position input selection switch is situated on the front panel and marked "INPUT SOURCE". The position of the balanced and optical input have yellow LEDs to display the active status.

An active input signal is displayed by the green "ACTIVE" LED.

A digital audio signal containing the emphasis flag is displayed by the yellow "EMPH" LED.

## THE FUNCTION

A correct processing of the digital input signal is displayed by three LEDs "INPUT ERROR", "LOCK" and "SYNC ERROR".

- An invalid input signal will be displayed by the red „INPUT ERROR“ LED. The outputs are muted.
- An invalid sync-signal from the Sync-unit is displayed by the red "SYNC ERROR" LED. The outputs are muted.
- The proper working of the SRC is displayed by the green "LOCK" LED.

## THE DIGITAL OUTPUTS

Each SRC-unit of SRC F42 is equipped with a balanced, coaxial and optical output. The digital output word is identical, regardless of their physical and electrical standard. The outputs are situated on the rear panel.

- The balanced output is equipped with an XLR-type socket, transformer balanced with 110 ohms impedance and meets the AES standard 3-1992.
- The coaxial output is equipped with a Cinch connector, unbalanced at 75 ohms, according to IEC 958.
- The optical output is equipped with a TOS-LINK, according to EIAJ RC-5720.

## THE DIGITAL OUTPUT FORMAT

The digital output format is selected with the "FORMAT" switch of the sync-unit and may be fixed to professional- or consumer standard.

HINT:

In consumer mode, SCMS information is handled as follows:

- Byte 0, Bit 2 = 1 = copy permitted / copyright not asserted.
- Byte 1, Bit 7 = 0 = original / pre-recorded data.

## TECHNICAL SPECIFICATIONS

(All measurements A-weighted, 20 Hz... 20 kHz, referred to digital full scal)

### SYNC UNIT

Internal Oszillators:	44.1 / 48 kHz (optional 96 kHz)
AES Sync Input:	transformer balanced via XLR according to AES 11-1995
Impedance:	110 ohms
Lock Range:	28 ... 108 kHz
WCLK Sync Input:	unbalanced, TTL level (0.5 V min.)
Impedance:	75 ohms / 10 kOhms, selectable,
Lock Range:	28... 56 kHz
Jitter:	< 2 nS
Slew-Rate:	5 nS
Digital Formats:	professional / consumer format selectable
Status Indicators:	Professional mode, Error, Lock, Mute
Sample-rate Indicators:	48, 44.1, 32 kHz

### SRC UNIT

Digital Inputs:	- transformer balanced, 110 ohms, XLR, acc. to AES 3-1992 - unbalanced, 75 ohms, Cinch, according to IEC 958 - optical, TOS-Link according to EIAJ RC-5720
Status Indicators:	Active Signal, Emphasis, Input Error, Lock, Sync Error
Input Word Length:	up to 24 bit
Valid Sample Rate:	28 ... 108 kHz
Conversion Range:	3 :1 ... 1 : 3
Dynamic:	129 dB (A-weighted)
THD+N:	120 dB
Output Word Length:	24 bit
Digital Outputs:	- transformer balanced, 110 ohms, XLR, acc. to AES 3-1992 - unbalanced, 75 ohms, Cinch, according to IEC 958 - optical, TOS-Link according to EIAJ RC-5720

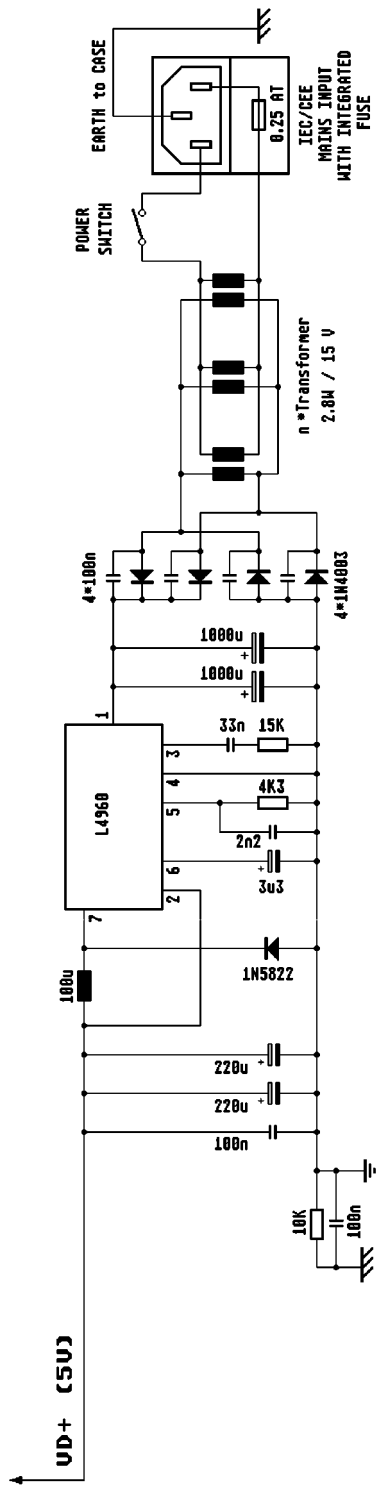
### GENERAL


Supply Voltage:	230 V AC (optionally 110 V AC) max 12 VA via IEC-CEE connector
Dimensions:	483 x 44 x 165 mm (W x H x D), 19", 1 U)

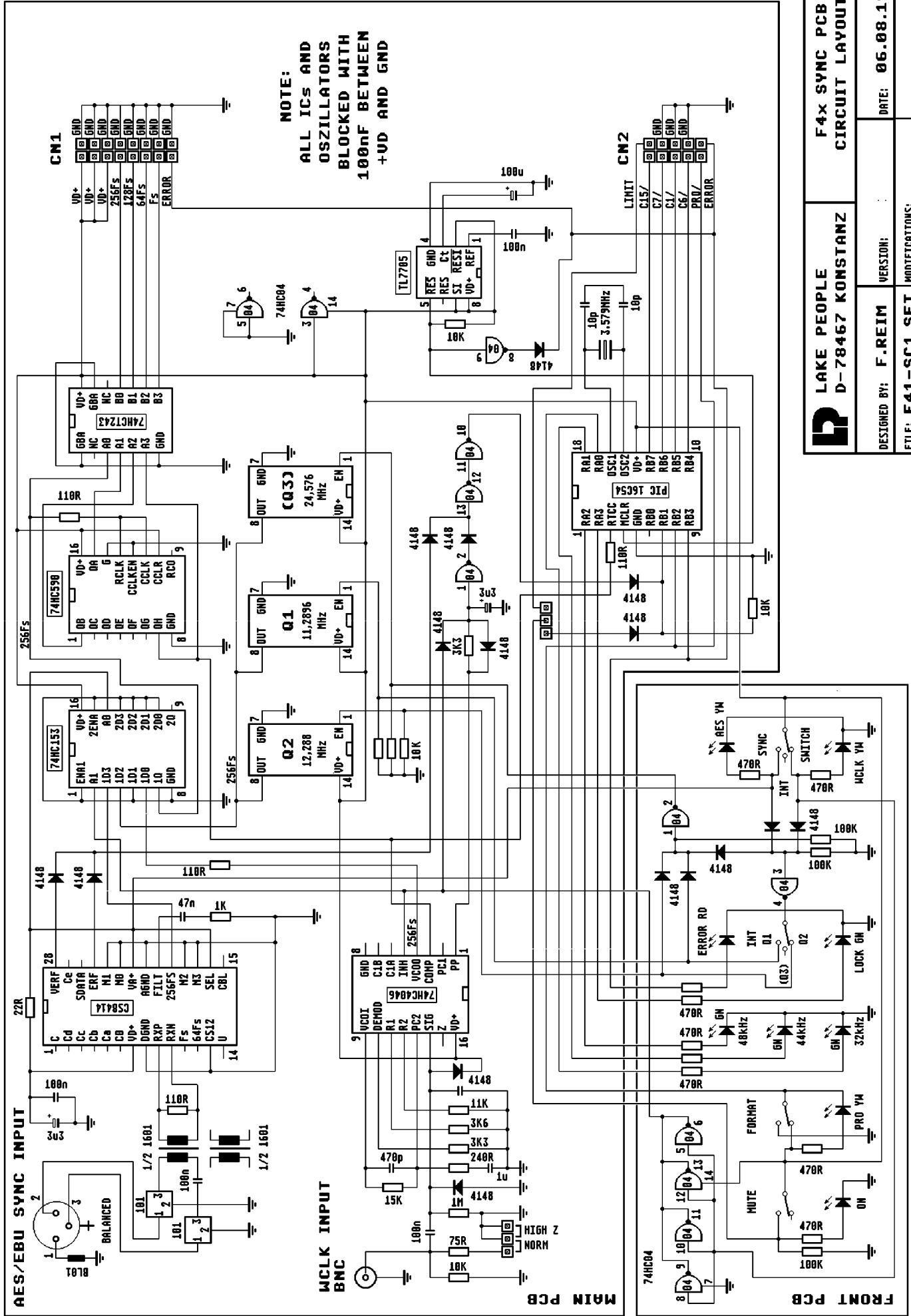


## CHANNEL STATUS BIT SETTINGS


PROFESSIONAL MODE										CONSUMER MODE													
<b>BYTE 0</b>										<b>BYTE 0</b>													
<b>BIT</b>	<b>0</b>				<b>PRO / CON</b>						<b>BIT</b>	<b>0</b>				<b>PRO / CON</b>							
	0				Consumer Use					1		0				Consumer Use					0		
	1				Professional Use							1				Professional Use							
<b>BIT</b>	<b>1</b>				<b>AUDIO / NON AUDIO</b>						<b>BIT</b>	<b>1</b>				<b>AUDIO / NON AUDIO</b>							
	0				Normal Audio					0		0				Normal Audio					0		
	1				Non-Audio							1				Non-Audio							
<b>BIT</b>	<b>2</b>	<b>3</b>	<b>4</b>	<b>SIGNAL EMPHASIS</b>							<b>BIT</b>	<b>2</b>				<b>COPY / COPYRIGHT</b>							
	0	0	0	Not Indicated						0 0 0		0				Copy Inhibited					1		
	1	0	0	None								1				Copy Permitted							
	1	1	0	50/15 uS							<b>BIT</b>	<b>3</b>	<b>4</b>	<b>5</b>	<b>PREEMPHASIS</b>								
	1	1	1	CCITT J.17								0	0	0	None						0 0 0		
												1	0	0	50/15 uS								
<b>BIT</b>	<b>5</b>				<b>LOCK: SOURCE</b>						<b>BIT</b>	<b>6</b>	<b>7</b>				<b>MODE</b>						
	0				Locked - Default					0		0	0				Mode 0					0 0 0 0	
	1				Unlocked																		
<b>BIT</b>	<b>6</b>	<b>7</b>			<b>SAMPLE RATE</b>					Computed from Sync													
	0	0			Not Indicated																		
	0	1			48 kHz																		
	1	0			44.1 kHz																		
	1	1			32 kHz																		
<b>BYTE 1</b>										<b>BYTE 1</b>													
<b>BIT</b>	<b>0</b>	<b>1</b>	<b>2</b>	<b>3</b>	<b>CHANNEL MODE</b>						<b>BIT</b>	<b>0</b>	<b>1</b>	<b>2</b>	<b>3</b>	<b>CATEGORY CODE</b>							
	0	0	0	0	Not Indicated					0 0 0 0		0	0	0	0	General					0 0 0 0 ( 0 0 0 )		
	0	0	0	1	Two-Channel							0	0	0	1	Solid State Memory							
	0	0	1	0	Single Channel							0	0	1	x	Broadcast							
	0	0	1	1	Primary-Secondary							0	1	0	x	Digital Converters							
	0	1	0	0	Stereophonic							0	1	1	0	A/D Converters							
	0	1	0	1	Reserved							0	1	1	1	Broadcast							
	0	1	1	0	Reserved							1	0	0	x	Laser Optical							
	1	1	1	1	Vector to Byte 3							1	0	1	x	Musical Instruments							
<b>BIT</b>	<b>4</b>	<b>5</b>	<b>6</b>	<b>7</b>	<b>USER BITS MANAGEMENT</b>							1	1	0	x	Magnetic Tape or Disk							
	0	0	0	0	Not Defined					0 0 0 0		1	1	1	x	Reserved							
	0	0	0	1	Main Audio						<b>BIT</b>	<b>7</b>				<b>GENERATION STATUS</b>							
	0	0	1	0	Single							0				1st Generation					1		
	0	0	1	1	User Defined							1				Original							
<b>BYTE 2</b>										<b>BYTE 2</b>													
<b>BIT</b>	<b>0</b>	<b>1</b>	<b>2</b>	<b>AUX SAMPLE BITS</b>							<b>BIT</b>	<b>0</b>	<b>1</b>	<b>2</b>	<b>3</b>	<b>SOURCE NUMBER</b>							
	0	0	0	Not Defined, 20 Bit						0 0 1		0	0	0	0	Unspecified					0 0 0 0		
	0	0	1	Main Audio, 24 Bit								1	0	0	0	1							
	0	1	0	Single, 20 Bit								0	1	0	0	2 ... to ...							
	0	1	1	User Defined								1	1	1	1	... 15							
<b>BIT</b>	<b>3</b>	<b>4</b>	<b>5</b>	<b>WORD LENGHT</b>							<b>BIT</b>	<b>4</b>	<b>5</b>	<b>6</b>	<b>7</b>	<b>CHANNEL NUMBER</b>							
	0	0	0	Not Indicated						0 1 0 0 0		0	0	0	0	Unspecified						0 0 0 0	
	0	0	1	23 Bit								1	0	0	0	A							
	0	1	0	22 Bit								0	1	0	0	B							
	0	1	1	21 Bit								1	1	0	0	C ... to ...							
	1	0	0	20 Bit								0	1	1	1	... N							
	1	0	1	24 Bit								1	1	1	1	O							
<b>BYTE 3</b>										<b>BYTE 3</b>													
<b>BYTE 4</b>										<b>BYTE 3</b>													
<b>BIT</b>	<b>0</b>	<b>1</b>			<b>REFERENCE SIGNAL</b>					0 0 ( 0 0 0 0 0 )	<b>BIT</b>	<b>0</b>	<b>1</b>	<b>2</b>	<b>3</b>	<b>SAMPLE RATE</b>					Computed from Sync		
	0	0			Not Reference Signal							0	0	0	0	44.1 kHz							
	0	1			Grade 1 Reference Signal							0	1	0	0	48 kHz							
	1	0			Grade 2 Reference Signal							1	1	0	0	32 kHz							
	1	1			Reserved							<b>BIT</b>	<b>4</b>	<b>5</b>				<b>CLOCK ACCURACY</b>					
<b>BIT</b>	<b>2</b>	<b>3</b>	<b>4</b>									0	0				Level 2, +/- 1000 ppm					0 0 ( 0 0 )	
	0	0	0									0	1				Level 3, variable						
<b>BIT</b>	<b>5</b>	<b>6</b>	<b>7</b>									1	0				Level 1, +/- 50 ppm						
	0	0	0									1	1				Reserved						
<b>BYTE 5 ... 22</b>										<b>BYTE 4 ... 23</b>													
<b>BYTE 23</b>										<b>BYTE 23</b>													
<b>CRC</b>										<b>0</b>													



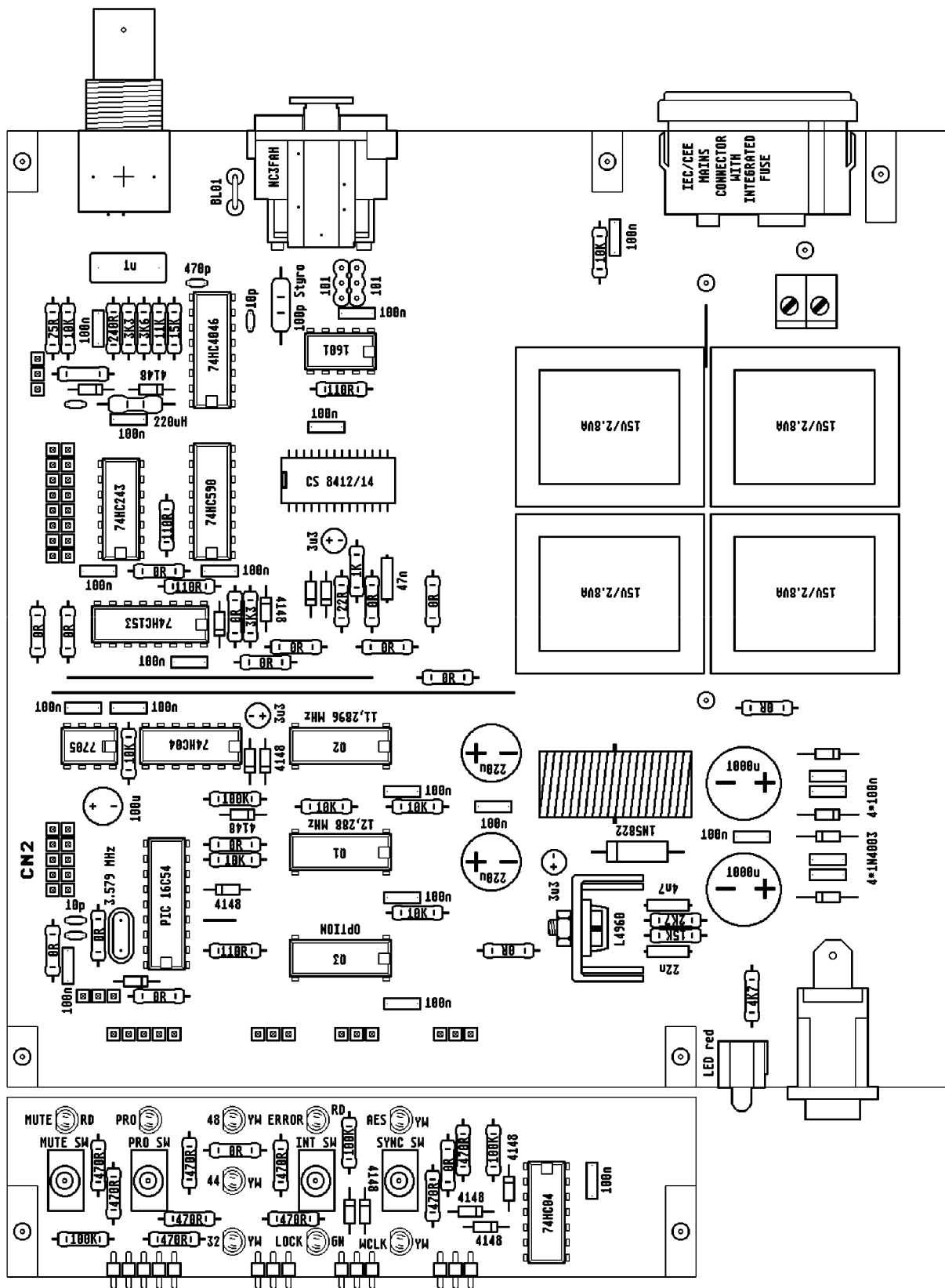
 <b>LAKE PEOPLE</b> D-78467 KONSTANZ	<b>POWERSUPPLY F4x SERIES SCHEMATICS</b>	
	DESIGNED BY: <b>F. REIM</b>	VERSION: <b>2.0</b>
FILE: <b>F41-SC1.SET</b>		
<b>SHEET 1 of 5</b>		




**NOTE:**  
 ALL ICs AND  
 OSZILLATORS  
 BLOCKED WITH  
 100nF BETWEEN  
 +UD AND GND

 <b>LAKE PEOPLE</b> D-78467 KONSTANZ	<b>F4x SYNC PCB</b>	
	<b>CIRCUIT LAYOUT</b>	
DESIGNED BY: <b>F. REIM</b>	VERSION:	DATE: <b>06.08.1998</b>
FILE: <b>F41-SC1.SET</b>	MODIFICATIONS:	
<b>SHEET 2 of 5</b>		





 <b>LAKE PEOPLE</b> D-78467 KONSTANZ	<b>SRC F42 (SYNC)</b> <b>COMPONENT LAYOUT</b>	DESIGNED BY: <b>F.REIM</b>	VERSION: <b>2</b>	DATE: <b>06.08.1998</b>	
		FILE: <b>F42-SC20.SET</b>	MODIFICATIONS:		
		<b>SHEET 4 of 5</b>			



# KONFORMITÄTSERKLÄRUNG

## CONFORMITY STATEMENT

Wir bestätigen hiermit, dass das folgende Gerät  
den unten aufgeführten Bestimmungen entspricht.

We herewith declare that the following unit  
complies to the below mentioned regulations.

Bezeichnung / Name: **24 BIT SAMPLE RATE CONVERTER**  
Typ / Type: **SRC F42**  
Serien Nr / Serial No.: **- alle / all -**  
Seit / Since: **2000**

#### EG RICHTLINIEN / EC REGULATIONS:

Niederspannungsrichtlinie / Low Voltage Regulations 73/23/EWG  
Elektromagnetische Verträglichkeit / EMC Regulations 89/336/EWG

EN 50081-1	ENV 50140	ENV 61000-4-2
EN 50082-1	ENV 50141	ENV 61000-4-4
	ENV 50142	ENV 61000-4-11

#### NATIONALE REGELN DER TECHNIK / NATIONAL REGULATIONS:

VBG 4 (Unfallverhütungsvorschrift "Elektrische Anlagen und Betriebsmittel")

Konstanz 10.01.2001

**Fried Reim**

(Geschäftsführer / Managing Director)



**LAKE PEOPLE** *electronic GmbH*

*development and  
manufacturing of  
audio electronic*

*Turmstraße 7a  
78467 KONSTANZ  
GERMANY*

*Tel. +49 (0) 75 31 73678  
Fax +49 (0) 75 31 74998  
www.lake-people.de*